



Mohammadreza Rezaei es Profesor Ayudante Doctor en el Departamento de Arquitectura de Computadores y Automática de la Universidad Complutense de Madrid (UCM). Obtuvo el título de Doctor en Ingeniería Informática en 2023 por la UCM, con la calificación de sobresaliente cum laude, con una tesis centrada en la optimización del consumo energético y la fiabilidad de memorias SRAM comerciales (COTS) en presencia de radiación. Es Máster en Ingeniería del Software, obtenido en 2015, por la Universidad Ferdowsi de Mashhad (Irán).

Su actividad investigadora se centra en el estudio de los efectos de la radiación (Single Event Effects) y la fiabilidad de sistemas electrónicos comerciales en entornos hostiles, incluyendo memorias SRAM, GPUs y FPGAs. Su trabajo combina ensayos experimentales con radiación (protones, neutrones, iones pesados y muones) con técnicas de análisis estadístico y el diseño de arquitecturas y mecanismos de mitigación de fallos, abordando aspectos como eventos múltiples, códigos de corrección de errores, técnicas de scrubbing y el impacto del Dynamic Voltage Scaling (DVS) sobre la sensibilidad a fallos inducidos por radiación.

Ha participado en proyectos de investigación competitivos de ámbito nacional financiados por el Ministerio de Economía y Competitividad, como READAR-II y RESHYLIENCE, orientados al análisis, detección y mitigación de errores inducidos por radiación en sistemas digitales embarcados y aplicaciones espaciales.

En 2026 realizó una estancia de investigación en el CERN, integrándose en el grupo Radiation to Electronics (R2E), donde trabajó en el análisis de los efectos de la radiación sobre sistemas electrónicos empleados en grandes infraestructuras científicas y en metodologías avanzadas de evaluación de fiabilidad.

Es autor y coautor de publicaciones en revistas científicas de alto impacto, principalmente en IEEE Transactions on Nuclear Science, y ha presentado sus resultados en congresos internacionales de referencia en el ámbito de los efectos de la radiación en componentes y sistemas electrónicos. Asimismo, es coautor de la herramienta LELAPE (Listas de Eventos Localizando Anomalías al Preparar Estadísticas), registrada como propiedad intelectual en España, destinada al análisis y clasificación de errores en ensayos de radiación sobre memorias.

Cuenta con experiencia docente en asignaturas de grado y máster relacionadas con redes de computadores, arquitectura y organización de computadores, sistemas operativos y computación científica, combinando docencia teórica y práctica.